

6532 RAM-输入输出-定时器(RIOT)

概述

6532 基本上就是一个没有 ROM 的 6530，但它的随机存储器 (RAM) 比 6530 大些，有 128 个字节。另外引脚 PA₇ 通过编程可以作为一个边沿检测输入线。在这种方式下一个有效的跳变边沿将使中断标志位置位，如果允许这将使引脚 IRQB 变为低电平，向 CPU 提出中断请求。

引脚安排

引脚图

VSS	--	1	40	--	A ₆
A ₅	--	2	39	--	CLK
A ₄	--	3	38	--	CS ₁
A ₃	--	4	37	--	CS ₂ B
A ₂	--	5	36	--	RSB
A ₁	--	6	35	--	R/WB
A ₀	--	7	34	--	RESETB
PA ₀	--	8	33	--	D ₀
PA ₁	--	9	32	--	D ₁
PA ₂	--	10	31	--	D ₂
PA ₃	--	11	30	--	D ₃
PA ₄	--	12	29	--	D ₄
PA ₅	--	13	28	--	D ₅
PA ₆	--	14	27	--	D ₆
PA ₇	--	15	26	--	D ₇
PB ₇	--	16	25	--	IRQB
PB ₆	--	17	24	--	PB ₀
PB ₅	--	18	23	--	PB ₁
PB ₄	--	19	22	--	PB ₂
VCC	--	20	21	--	PB ₃

引脚说明

引脚	名称	说明
A0~A6	地址线	
D0~D7	双向数据线	
CLK	系统时钟线	
R/WB	读/写线	
RESETB	复位线	
CS1、CS2B	片选线	当 CS1 高电平，CS2B 低电平时选中。
RSB	RAM 选择线	当该线为高电平时对内部寄存器寻址，否则对 RAM 寻址。
PA0~PA7	A 口外设数据线	6532 的输入输出部分的功能和 6821 (6520, 6820)的输入输出部分是相似的。
PB0~PB7	B 口外设数据线	
IRQB	中断请求线	

内部结构图

