

54154/74154

4 线—16 线译码器

简要说明:

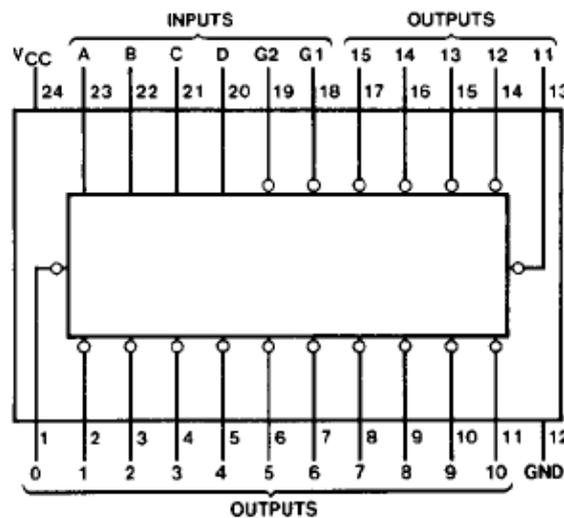
54/74154 为 4 线—12 线译码器, 其主要电特性的典型值如下:

tpd		P _D
ABCD→output	G1、G2→output	
23ns	19ns	170mW

当选通端 (G1、G2) 均为低电平时, 可将地址端 (ABCD) 的二进制编码在一个对应的输出端, 以低电平译出。

若将 G1 和 G2 中的一个作为数据输入端, 由 ABCD 对输出寻址, 54/74154 还可作 1 线—16 线数据分配器。

管脚图:



引出端符号:

- | | |
|---------|----------------|
| A、B、C、D | 译码地址输入端(低电平有效) |
| G1、G2 | 选通端(低电平有效) |
| 0—15 | 输出端(低电平有效) |

功能表:

Inputs						Low Output*
$\overline{G1}$	$\overline{G2}$	D	C	B	A	
L	L	L	L	L	L	0
L	L	L	L	L	H	1
L	L	L	L	H	L	2
L	L	L	L	H	H	3
L	L	L	H	L	L	4
L	L	L	H	L	H	5
L	L	L	H	H	L	6
L	L	L	H	H	H	7
L	L	H	L	L	L	8
L	L	H	L	L	H	9
L	L	H	L	H	L	10
L	L	H	L	H	H	11
L	L	H	H	L	L	12
L	L	H	H	L	H	13
L	L	H	H	H	L	14
L	L	H	H	H	H	15
L	H	X	X	X	X	—
H	L	X	X	X	X	—
H	H	X	X	X	X	—

说明：H—高电平
L—低电平
X—任意
*—其他输出端为高电平

极限值

电源电压-----7V
 输入电压-----5.5V
 工作环境温度
 54154----- -55~125℃
 74154----- 0~70℃
 贮存温度----- -65~150℃

逻辑图

