

54157/74157

四 2 选 1 数据选择器（有公共选通输入端）

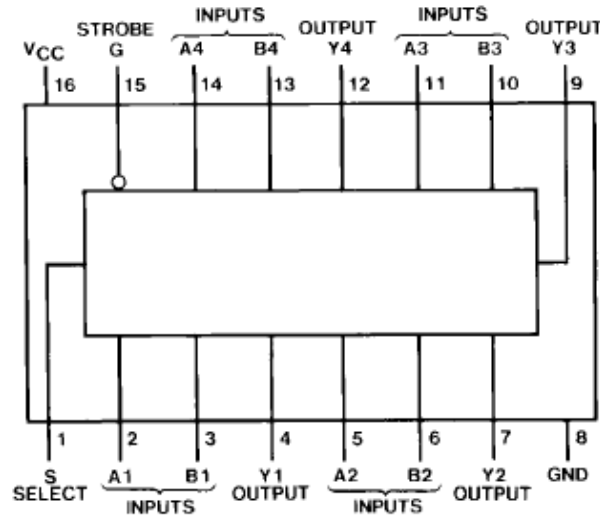
简要说明：

157 为四组 2 选 1 数据选择器，共有 54/74157 和 54/74LS157 两种线路结构型式，其主要电特性的典型值如下：

型号	T_{pd}		P_D
	AB→Y		
CT54157/CT74157	9ns		150mW
CT54LS157/CT74LS157	9ns		49mW

数据选择端（S）为四组共用，供四组从各自的 2 个数据（A1、B1、A2、B2、A3、B3、A4、B4）中分别选取 1 个所需数据，只有在四组共用的选通端 G 为低电平时才可选择数据。

管脚图：



引出端符号：

- S 选择输入端
- A1~A4、B1~B4 数据输入端
- G 选通输入端（低电平有效）
- Y1~Y4 数据输出端

功能表：

输入				输出
G	S	A	B	Y
H	X	X	X	L
L	L	L	X	L
L	L	H	X	H
L	H	X	L	L
L	H	X	H	H

H=高电平
L=低电平
X=任意

极限值

电源电压-----7V
 输入电压
 54/74157-----5.5V
 54/74LS157-----7V
 工作环境温度
 54×××----- -55~125℃
 74×××----- -0~70℃
 贮存温度----- -65~150℃

推荐工作条件:

		CT54157/CT74157			CT54LS157/CT74LS157			单位
		最小	额定	最大	最小	额定	最大	
电源电压 V _{CC}	54	4.5	5	5.5	4.5	5	5.5	V
	74	4.75	5	5.25	4.75	5	5.25	
输入高电平电压 V _{IH}		2			2			V
输入低电平电压 V _{IL}	54		0.8				0.7	V
	74		0.8				0.8	
输出高电平电流 I _{OH}			-800				-400	μA
输出低电平电流 I _{OL}	54		16				4	mA
	74		16				8	

逻辑图

