

十六、梳状滤波器集成电路

326. MC141628

MC141628 是 Y/C 信号分离梳状滤波器集成电路, 其各引脚功能及参考电压见表 326, 其内电路框图见图 315。

表 326 MC141628 各引脚功能及参考电压

引脚	符号	功 能	电压/V	引脚	符号	功 能	电压/V
1	CLK IN	副载波信号输入端	2.5	17	PLL SELL	时钟信号选择输入端	0
2	DV _{DD}	数字电路电源端	5.3	18	AD GND	模数转换器接地端	0
3	PC OUT	相位比较信号输出端	1.6	19	AD V _{CC}	模数转换器电源端	5.2
4	DGND	数字电路接地端	0	20	CLC	钳位时间常数设定端	3.1
5	VCO V _{DD}	压控振荡器电源端	5.3	21	CL OUT	钳位电压输出端	1.4
6	BIAS	压控振荡器偏置电压输入端	1.5	22	V IN	数模转换器信号输入端	1.4
7	OSCV	压控振荡器控制电压输入端	1.5	23	RBT	模数转换器低电平基准端	0.6
8	DA GND	数模转换器接地端	0	24	RTP	模数转换器高电平基准端	2.6
9	Y OUT	亮度信号输出端	0.7	25	TB7	内接逻辑控制电路	0
10	DA GND	数模转换器接地端	5.2	26	TB6	内接逻辑控制电路	0
11	C OUT	色度信号输出端	1	27	TB5	内接逻辑控制电路	0
12	DAREF	数模转换器参考电压端	1.6	28	TB4	内接逻辑控制电路	0
13	IBIAS	模数、数模转换电路偏置端	1.3	29	TB3	内接逻辑控制电路	0
14	TEST	测试端	0	30	TB2	内接逻辑控制电路	0
15	PAL/NTSC	PAL/NTSC 制式选择端	0	31	TB1	内接逻辑控制电路	0
16	BYPASS	色度信号旁路处理端	0	32	TB0	内接逻辑控制电路	0

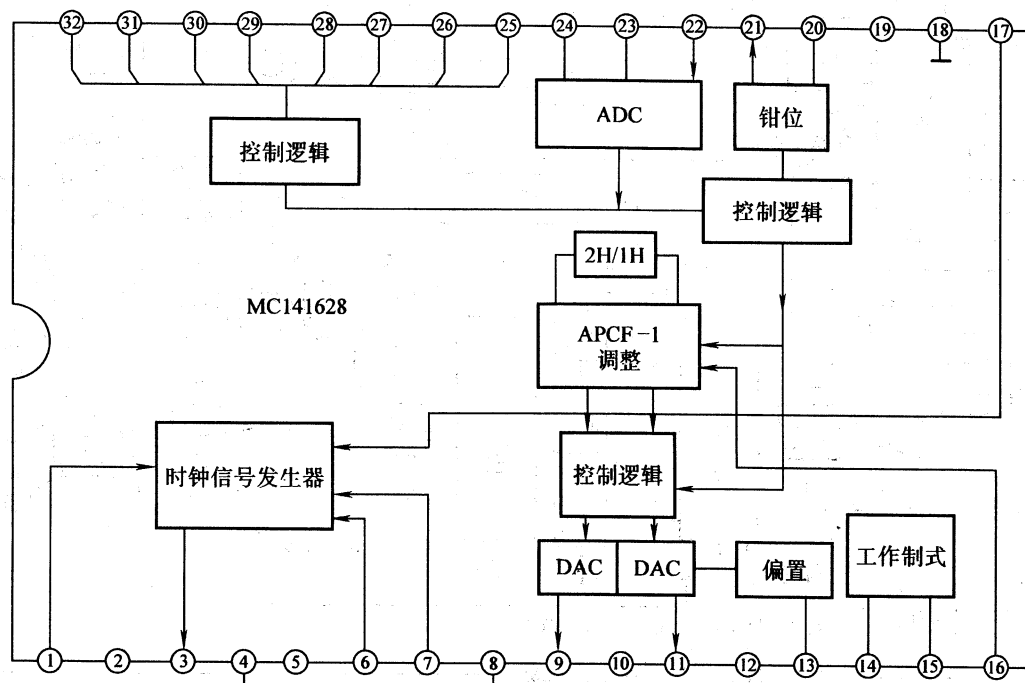


图 315 MC141628 内电路框图